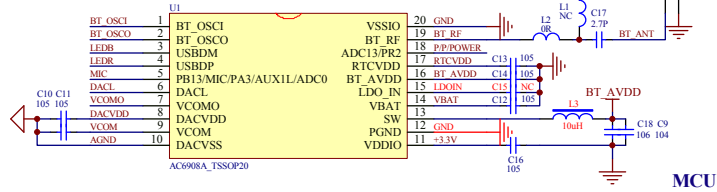
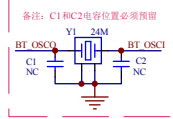


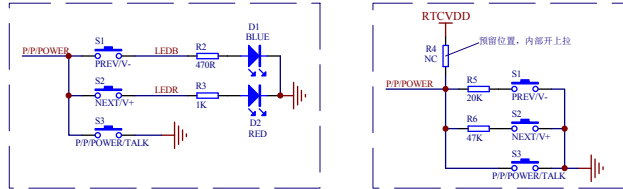
注：原理图中注释说明设计时需特别注意

- 设计注意事项：
1. L1/C1/C18开关电路，布局时尽量靠近SW引脚，走线尽量短和宽，不要有过孔。
 2. L3请使用绕线电感感功率电感10uH，阻抗尽量小一些，额定电流大于120mA，内阻小于0.5R。
 3. DAC驱动部分走线应尽量靠近开关电路部分，远离GND走线。
 4. PR2为待机唤醒IO，按键开关机唤醒请使用PR2电平唤醒，因PR2长接有复位功能（低电平复位有效），可解决特殊情况下死机不开机问题。
 5. 主控所有电源的滤波电容必须靠近芯片位置，滤波电容的回路地必须最短回到该电源地。
 6. 主控不断电，最低待机功耗大概4mA以下，对于有更低待机功耗要求的客户，请使用MOS管开关关机电路，电路请参考附件。
 7. 为保证产品的安全可靠，电池请使用带保护板的电池。
 8. USBDP、USBDM请预留测试点，以备开发升级程序用。
 9. 充电请使用充电IC，并预留限流电阻位到主控LDOIN脚。

晶振选型：
封装：可兼容3225、M49S、HC49S等不同封装
要求：稳定性、一致性要好，频率偏差： $\pm 10\text{PPM}$ 以内
电容：晶振匹配电容位置请预留

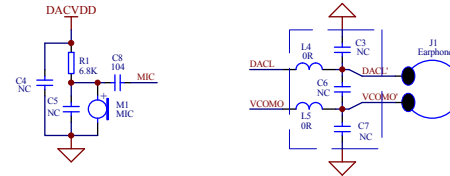
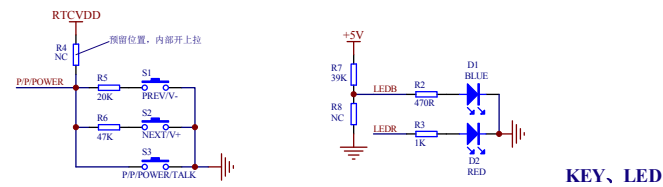


插入充电，主控不需要关机方案



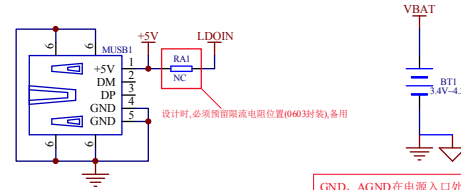
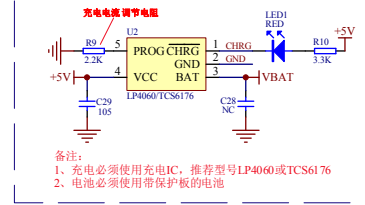
说明：扫描按键和LED灯复用，关机后按上下曲键灯会有微亮现象，但节约成本，使用时，需和客户沟通是否接受
若客户不接受，请使用右边AIKEY

插入充电，主控需要关机方案



备注：LC滤波网络在Layout排版时最好预留

Mic、Earphone



GND、AGND在电源入口处短接在一起!

杰理一级销售开发商 深圳市晨兵电子有限公司 曹运兵 13590460219 0755-83611011

POWER