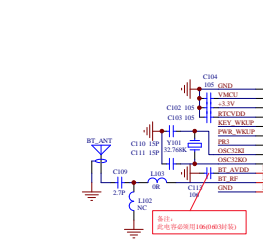
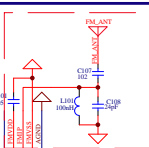


注：原理图中注释说明设计时需特别注意

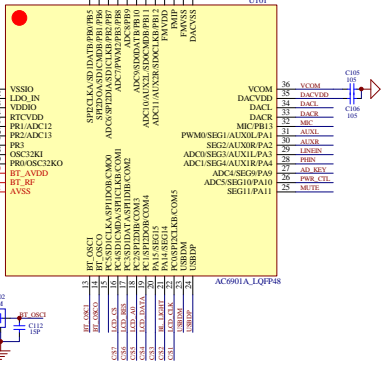
设计注意事项：

1. 板子通电后，主上LDOIN不断电，接VBAT。
2. +3.3V可以通过软件控制。
3. RTCVDD与内部RTC供电电源，休眠模式下不断电，需外接电容保持。
4. PR1、PR2、PR3即为唤醒脚，高低电平都可以唤醒。
5. 若方案需要唤醒开关机，不需要RTC走时，2K漏极可以省略。
6. 主控所有电源的退耦电容必须紧贴芯片放置，退耦电容的引脚必须最短回到供电地。

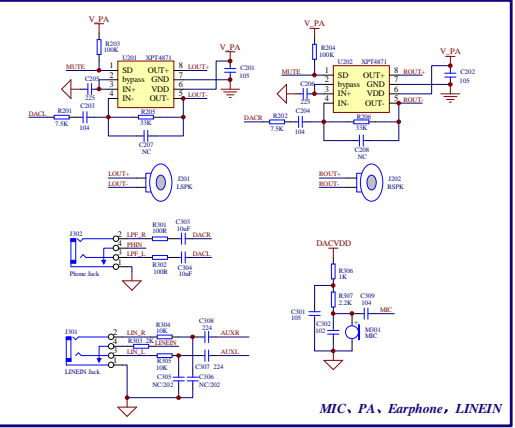


注：
电容必须紧贴IC引脚放置

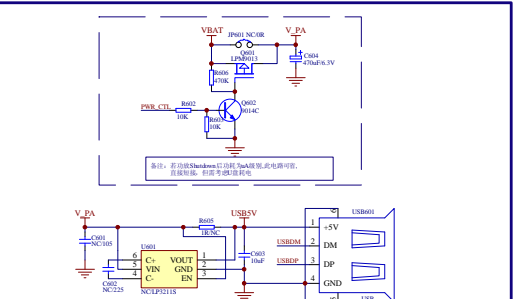
退耦电容：
电容值：0.1uF, 0.22uF, 10uF, 100uF等不同规格
电容：电容值、耐压、精度、和漏电流，100PF以内
电容：电容和耐压100V以上+耐压电容+耐压电容
电容大小决定，以实际测试为准



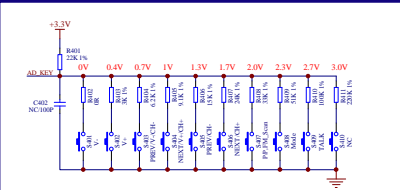
MCU



MIC, PA, Earphone, LINEIN



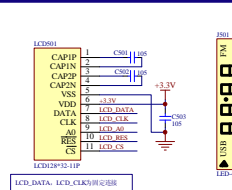
注：若使用Shimada灯丝，为A类背光电路，在板载时，制板需做相应处理



软开关机键

B.LED

KEY

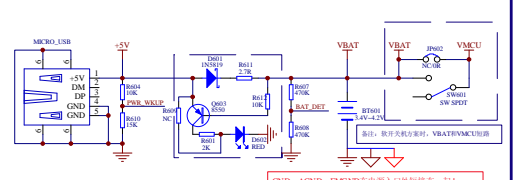


LCD0_DATA, LCD_CLK5(带使能)

背光

红外接收头供电DACVDD

LED, LCD, IR



注：板子开机时，VBAT和VCU接在一起！

Power, USB

KEY, SD